

# Paraninfo

## Diseño de sistemas digitales con VHDL



**Editorial:** Paraninfo

**Autor:** SANTIAGO FERNÁNDEZ GÓMEZ,  
SERAFIN ALFONSO PÉREZ LÓPEZ,  
ENRIQUE SOTO CAMPOS

**Clasificación:** Universidad > INFORMÁTICA

**Tamaño:** 17 x 24 cm.

**Páginas:** 376

**ISBN 13:** 9788497320818

**ISBN 10:** 8497320816

**Precio sin IVA:** \$ 580.00 Mxn

**Precio con IVA:** \$ 580.00 Mxn

**Fecha publicacion:** 01/09/2002

### Sinopsis

El libro comienza con una introducción general a los lenguajes de descripción del hardware (HDL), sus orígenes, características, aplicaciones y limitaciones más importantes. A continuación se centra en el lenguaje VHDL y sus ventajas para el diseño de sistemas digitales con respecto a los demás HDL. Incluye un gran número de ejemplos reales.

### Indice

Presentación. Prólogo 1. Lenguajes de descripción del hardware 2. Fundamentos del lenguaje 3. Elementos del lenguaje 4. Declaraciones básicas 5. VHDL concurrente y secuencial 6. Aspectos avanzados del lenguaje 7. Paquetes y bibliotecas 8. Análisis y simulación de un diseño 9. Ejemplos prácticos 10. Síntesis. Apéndice A. Glosarios. Apéndice B. Paquetes normalizados más importantes. Apéndice C. Sintaxis normativa. Bibliografía. Índice alfabético.

### Comercial

### Prueba

Mundiprensa México S.A. de C.V.  
Comercial: Guadalupe Gallegos  
Tf: 525524992649  
E-MAIL: [ventas@parainfo.mx](mailto:ventas@parainfo.mx)